

Composante d'enseignement : **IUT DE VILLETANEUSE**

Adresse : 99 avenue Jean-Baptiste Clément – 93430 Villetaneuse

Site d'enseignement : Campus de Villetaneuse – Département GEII

Section CNU : 63/61

**Profil général :**

Electronique Informatique Industrielle

Mots clés : Electronique, Systèmes embarqués, communication sans fil, enseignement pratique

Job profile : Industrial Computing Electronics

Keywords : Electronics, Embedded Systems, Wireless Communication, Practical Teaching

**Profil d'enseignement et filières de formation concernées**

L'ATER recruté sera intégré au département GEII (Génie Electrique et Informatique Industrielle) de l'IUT de Villetaneuse avec pour but de collaborer à la formation des étudiants, de la conception et l'analyse de montages électroniques jusqu'à la mise en pratique sous la forme de Travaux Pratiques et de SAE (Situations d'Apprentissage et d'Evaluation). Le candidat recherché sera amené à s'investir en Electronique (Analyse Signaux, Chaînes de mesures, Echantillonnage, Filtrage) et en Systèmes Embarqués (Programmation et association de microcontrôleurs ou microprocesseurs, Communications sans fil).

Les enseignements concernent, pour l'année universitaire 2024-2025, le tronc commun de première et deuxième année, du Bachelor Universitaire de Technologie (BUT) GEII en formations initiale et par apprentissage

La personne recrutée devra être capable de dispenser ses enseignements en français

Site web de la formation : <https://iutv.univ-paris13.fr/but-genie-electrique-et-informatique-industrielle/>

**Contact :**

Lassaad CHENGUEL, Responsable de l'enseignement d'électronique  
([lassaad.chenguel@univ-paris13.fr](mailto:lassaad.chenguel@univ-paris13.fr))

**Teaching job profile :**

The recruited person will join the computer science teaching team of the Computer Science department of the IUT of Villetaneuse. His educational activity will be at the Bachelor level. The courses will be provided in BUT3 and/or BUT2.

The courses to be provided may be advanced programming, advanced virtualization, new databases (nosql, etc.), multimedia programming, the evolution of an application, application maintenance or courses in software architectures. The BUT national program gives more details on each of these courses.

She will participate in the implementation of BUT SAÉ project(s) and may be required to take charge of TD/TP groups(support is provided).

The person recruited must be able to teach in French.

### **Profil recherche :**

L'ATER recruté.e effectuera ses activités de recherche au sein du Laboratoire des Sciences des Procédés et des Matériaux (LSPM) du CNRS, situé sur le campus de l'Université Sorbonne Paris Nord dans l'opération de recherche DMC de l'axe PPANAM.

Il.elle devra s'impliquer dans les activités de croissance de films minces, notamment de diamant sous différentes formes, dopé ou non, pour des applications en électronique, relevant en particulier des semi-conducteurs à grand gap, et pour les technologies quantiques. Le.la candidat.e devra posséder des compétences dans les domaines des procédés de croissance par voie plasma (PVD, CVD) et la caractérisation physico-chimique et /ou électrique des matériaux. Des connaissances en matière de micro- et nano-technologies en salle blanche seraient également appréciées.

### **Research profile**

The recruited ATER (Temporary Teaching and Research Assistant) will be integrated into the Department of Electrical Engineering and Industrial Computing (GEII) at the Villetaneuse Institute of Technology (IUT) with the aim of collaborating in the training of students, the design and analysis of electronic circuits, and their practical implementation through practical work and learning and evaluation situations (SAE). The desired candidate will be involved in Electronics (Signal Analysis, Measurement Chains, Sampling, Filtering) and Embedded Systems (Programming and integration of microcontrollers or microprocessors, Wireless Communications).

The teachings pertain to the core curriculum of the first and second years of the University Bachelor of Technology (BUT) in GEII, both in the initial and apprenticeship tracks, for the 2024-2025 academic year.

### **Laboratoire d'accueil :** LSPM

Site web de l'unité de recherche : <https://www.lspm.cnrs.fr/>

### **Contact :**

Damien FAURIE, Directrice du LSPM, [faurie@univ-paris13.fr](mailto:faurie@univ-paris13.fr)